

大規模 F P G A 応用事例 データロガーシステム

開発事例概略：

測定対象機器からCAN通信で受信したデータを保持する装置です。
GPSによる測位データとRTCからの時刻データも保持できます。

主要部品：

FPGA : AMD Zynq-7000 XC7Z010-2CLG400I

RF Receiver : u-blox ZOE-M8G-0

DDR3 SDRAM : Micron MT41K256M16TW-107 XIT:P

MRAM : Everspin MR0A16ACMA35

Flash Memory : Infineon S25FL128SAGBHIA00

CPLD : Intel 5M570ZM100I5N

大容量データロガーシステム

測定対象機器からCAN通信で受信したデータを保持する装置です。
GPSによる測位データとRTCからの時刻データも保持できます。

