

大規模 F P G A 応用事例 IP評価仮想化基板

開発事例概略：

大規模FPGAを搭載した基板です。

既存基板上マイコンをIPを使ってFPGAで代替える評価に使用します。

既存基板の電圧レベルと合わせるためにレベル変換バッファを実装しています。

また、FPGAのADCによりアナログ信号を受信するために、オフセット電圧調整、増幅回路も実装しています。

主要部品：

FPGA：AMD Artix-7 XC7A200T

(ヒューマンデータ ブレットボード XCM-114-200T)

大規模FPGA仮想化基板

大規模FPGAを搭載した基板です。
既存基板上マイコンをIPを使ってFPGAで代替える評価に使用します。
FPGAのADCによりアナログ信号も受信することもできます。

